



Arrow Technologies Days

Motion ♦ Smart Power ♦ High Speed Interfaces ♦ FPGA

19. - 20. Juni 2017 – Leonardo Royal Hotel Frankfurt

Tanken Sie Technologie-Knowhow für Ihre Designs

Die Arrow Technologies Days befassen sich mit den Designfragen und modernen Lösungsansätzen für Motion Control, Smart Power Design, High Speed Interfaces und FPGA-Applikationen. Adressiert werden die Anwendungsfelder Industrieelektronik und Automation, Wireless und Telecom, Konsumelektronik und Weiße Ware, Automotive und Transportation sowie die wichtigen Spezialgebiete Medizinelektronik, Aerospace und Energie.

Die Schwerpunkte des zweitägigen Programms:

- # Motion Control
- # Smart Power
- # High Speed Interfaces
- # FPGA Technology
- # HandsOn-Workshops

www.technologies-days.de



VERANSTALTER:



ptek

Programmable Technologies



ELEKTRONIK
PRAXIS
Akademie



Vogel Business Media

www.vogel.de

Entwicklungsprofis bleiben immer am Ball

Kaum eine Branche ist einem stärkeren Fortschritt und Wandel unterworfen, als die Elektronik. Sie als Profi in der Hardwareentwicklung müssen am Ball bleiben. Hierfür haben wir die Technologies Days ins Leben gerufen. Ich bin sicher es ist einiges dabei für Sie in unserem Programm für den 19. und 20. Juni in Frankfurt.



Johann Wiesböck
Chefredakteur ELEKTRONIKPRAXIS

Montag, 19. Juni 2017	
09:00 Uhr	Showcase
11:00 Uhr	Keynote
12:00 Uhr	Lunch/ Showcase
PARALLELE SESSIONS I	13:00 Uhr TRACK 1 – Microsemi: High speed connectivity with PCIe Gen 3, high density switch for computing and graphics embedded connectivity. Referent: Richard Cannon Microsemi
	TRACK 2 – TE Connectivity: High Speed Data Communication Referenten: Frank Hayes und Frank Kreutz TE Connectivity
	TRACK 3 – Intel PSG (Altera): Enabling the next generation of low-cost applications with Intel's Cyclone 10 FPGAs Referent: Mark Frost Altera
	TRACK 4 – STMicroelectronics: Smart Factory – Driving the Industry 4.0 Referent: Vojtech Elias STMicroelectronics
	TRACK 5 – HandsOn: Introduction to Intel FPGA Referent: Oren Hollander HandsOn Training
14:30 Uhr	Networking Break/ Showcases
PARALLELE SESSIONS II	15:00 Uhr TRACK 1 – Microsemi: Differentiating Microsemi's newest PolarFire Flash based, low power FPGA family versus SRAM FPGA's Referent: Olaf Juergens Microsemi
	TRACK 2 – Amphenol: Board Level Interfaces – Chasing The Need For Speed Referent: Thierry Goossens Amphenol
	TRACK 3 – NewTec GmbH: Wer hat Angst vor'm schwarzen Hut? Sie müssen sich um die grauen Hüte kümmern! Safety und Security für embedded Systeme Referent: Thomas Mack NewTec GmbH
	TRACK 4 – Microchip: Board interfaces: Ethernet PHYs and Industrial Ethernet solutions, including USB 3.x solutions Referent: Matthias Goeing Microchip
	TRACK 5 – HandsOn: Introduction to Intel FPGA Referent: Oren Hollander HandsOn Training
16:30 Uhr	Networking Break/ Showcases
19:00 Uhr	Dinner
22:00 Uhr	Ende des 1. Veranstaltungstages

Dienstag, 20. Juni 2017	
PARALLELE SESSIONS III	09:00 Uhr TRACK 1 – FTDI: FTDI USB bridges to interface with system logic Referent: Gordon Lunn FTDI Pulse: High Speed communication. The Copper option. Ethernet and USB in your network! Referent: Grahame Lockey Pulse
	TRACK 2 – Microchip: MEMs Oscillators and Clocking/ Timing: Usage of the right oscillator and building efficient clocking trees Referent: Matthias Goeing Microchip
	TRACK 3 – HandsOn: Timing Closure for FPGAs Referent: Oren Hollander HandsOn Training
	TRACK 4 – Arrow SOM: Make or Buy – System on Modules Referent: Dieter Kiermeier Arrow Dreamchip: Embedded Linux with 10G Ethernet and hardware accelerated 4K real-time streaming engine Referent: Heiko Henkel Dreamchip Technologies
10:30 Uhr	Networking Break/ Showcases
PARALLELE SESSIONS IV	11:00 Uhr TRACK 1 – Intel PSG (Altera): FPGA brings the Acceleration, Connectivity, Security and Safety in one Device for IIOT Referent: Karl Wachswender Altera
	TRACK 2 – STMicroelectronics: Motor Control – Smart Motion with STSPINTM Referent: Dr. Basam Elia STMicroelectronics
	TRACK 3 – HandsOn: Timing Closure for FPGAs Referent: Oren Hollander HandsOn Training
	TRACK 4 – Dreamchip: Image Signal Processing based on Intel MAX10 for camera applications Referent: Heiko Henkel Dreamchip Technologies Kemet: Output capacitors technologies for DC/DC converter to support FPGAs Referent: Michael Freitag Arrow - KEMET Electronics
12:30 Uhr	Lunch/ Showcases
PARALLELE SESSIONS V	13:30 Uhr TRACK 1 – Intel PSG (Altera): Embedded Vision Referent: Karl Wachswender Altera
	TRACK 2 – STMicroelectronics: Motor Control – 50W-3kW Industrial Motor Control with Smart and Compact Inverter solutions for BLDC Motors. Referent: Ales Loidl STMicroelectronics
	TRACK 3 – HandsOn: Timing Closure for FPGAs Referent: Oren Hollander HandsOn Training
	TRACK 4 – Exor: Iot Controller FPGA based Referent: Claudio Ambra Exor Embedded Reflex: Arria 10 SoC Most Integrated System-On-Module Referent: Vincent Martinez Reflex Ces
15:00 Uhr	Networking Break/ Showcases
PARALLELE SESSIONS VI	15:15 Uhr TRACK 1 – Arrow: Nios II Soft-CPU im Arrow MAX1000 Board Referent: Michael Fuhrmann Arrow Enpirion: Enpirion Power Solutions Referent: Christian Höfling Enpirion
	TRACK 2 – Arrow: Echtzeit Ethernet mit STM32 Arrow: Echtzeit Betriebssysteme mit STM32 Referent: Klaus Kohl-Schöpe Arrow
	TRACK 3 – HandsOn: Timing Closure for FPGAs Referent: Oren Hollander HandsOn Training
16:45 Uhr	Ende der Veranstaltung

Die Vorträge finden in englischer Sprache statt

Jetzt anmelden unter:
www.technologies-days.de

